

(12) United States Patent Lin et al.

(54) MULTI-LAMP DRIVING SYSTEM

US 6,534,934 B1 (10) Patent No .: Mar. 18, 2003 (45) Date of Patent:

(75)	Inventors:	Wei-Hong Lin, Hsinchu (TW); Chla-Yuan Chen, Hsinchu (TW); Deng-Kang Chang, Hsinchu (TW); Cheng-Chla Hsu, Hsinchu (TW)
(73)	Assignce:	Ambit Microsystems Corp. (TW)
(*)	Notice:	Subject to any disclaimer, the term of the patent is extended or adjusted under 3 U.S.C. 154(b) by 0 days.
(21)	Appl. No.:	09/929,340
(22)	Filed:	Aug. 15, 2001
(30)	Forei	gn Application Priority Data
Ma	r. 7, 2001	(TW) 90105249
		H05B 37/6 315/312; 315/307; 315/32 315/29
(58)	Field of S	earch
(56)		References Clted
	U.	S. PATENT DOCUMENTS

5,424,614	ı A	*	6/1995	Maheshwari 315/209 R
5,438,243	A	٠	8/1995	Kong 315/219
6,060,843	A	٠	5/2000	Primisser et al 315/194
6,137,239	ΙА	٠	10/2000	Wu et al 315/291
				Chang et al 315/224
6,236,160	BI	*	5/2001	Moisin 315/219
6,366,029) Bi	*	4/2002	Billings 315/209 R
6,420,839) Bi	٠	7/2002	Chiang et al 315/224

e cited by examiner

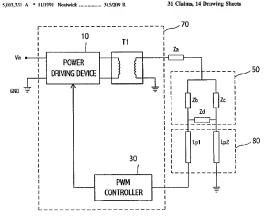
Primary Examiner-Tan Ho

(74) Attorney, Agent, or Firm-Michael D. Bednarek; Shaw Pittman LLP

ABSTRACT

A system for driving a plurality of lamps is disclosed to balance currents flowing through the lamps by means of impedance matching. According to the multi-lamp driving system of the present invention, a balancing controller is employed to match the impedance of each lamp path so as to regulate currents flowing through the lamps to be substantially the same.

31 Claims, 14 Drawing Sheets



案號: プロノロダエチタ .	
, , , , , , , , , , , , , , , , , , , ,	
	察號: プロノロダン49

(2/12-14)	田本尚典。	· .	478292
		タエ	
_	中文	多燈管驅動系統	90年8月/16号上
發明名稱	英文		
二、發明人	姓 名 (中文)	1. 林為鴻 2. 陳佳園 3. 張鄧康 4. 許正家	
	姓 名 (英文)	1. 2. 3. 4.	
ŀ	國籍	1. 中華民國 2. 中華民國 3. 中華民國 4. 中華民國	
<u>.</u>	住、居所	 新竹市新安路5號5捷之1 新竹市新安路5號5捷之1 新竹市新安路5號5捷之1 新竹市新安路5號5捷之1 	
二、	姓 名 (名稱) (中文)	1. 國基電子股份有限公司	
	姓 名 (名稱) (英文)	1. Ambit Microsystems Corp.	
	國籍	1. 中華民國	
申請人	住、居所 (事務所)	1. 台北縣汐止市新台五路一段88號21楼	
 	代表人 姓 名 (中文)	1. 林家和	
	代表人姓 名(英文)	1.	

四、中文發明摘要 (發明之名稱:多燈管驅動系統)

一種多燈管驅動系統,利用阻抗匹配之原理,達成燈管電流平衡之目的。本發明之多燈管驅動系統具有一平衡控制器,使得每一個燈管路徑能夠阻抗匹配,因此使得流經每一燈管路徑的電流相同。

英文發明摘要 (發明之名稱:)



本案已向					
國(地區)申請專利	申請日期	案號		主張優先權	
		無			
	•	•			
關微生物已寄存於	寄	存日期	寄存號碼		
		無			

五、發明說明(1)

本發明關於一種燈管驅動系統(lamp driving system), 且特別是關於一種用於液晶顯示器(liquid crystal display, LCD)背光源模組之多燈管驅動系統(multi-lamp driving system)。

放電燈管(discharge lamp),例如冷陰極螢光燈(cold cathode fluorescent lamp, CCFL),常被用來作為LCD而板之背光源(backlight),其具有依照當時狀態及施加於燈管之刺激(AC信號)的頻率而變化的端點電壓特性。直到CCFL被觸發(struck)或點亮(ignited)燈管才會導通電流,電流導通時跨端點的電壓小於激發電壓(strike voltage),例如點亮時的激發電壓必須大於或等於1500伏特。一旦一電弧(electrical arc)在CCFL內被激發,則端點電壓會降到約為激發電壓1/3大小的一運轉電壓(run voltage),而有相對寬廣的輸入電流範圍為500微安培至6毫安培,然而其激發電壓為1500伏特。通常CCFL係由頻率範圍30 KHz至100 KHz的AC信號所驅動。

放電燈管具有負阻抗特性,所以其等效阻抗會隨著輸入功率的增加而減少。供應電源/功率至燈管的電路(例如換流器(inverter))必須要有一個可控制之交流供應源(controllable alternating current power supply)、及一個可準確監測燈管內電流之回授迴路(feedbackloop),以便維持電路的穩定性,並具有負載調整(loadregulation)之功能。





五、發明說明 (2)

請參照第1圖,其繪示習知一種燈管驅動系統。此類系統只有一個回授,因此只能控制燈管的總電流,並無法控制或平衡每一個燈管的電流。若有一個燈管的電流過大時,其燈管的壽命會縮短,並且雨燈管的亮度會不同而使面板產生亮度不均勻的現象。

請參照第2圖,其繪示習知另一種燈管驅動系統。此類系統其實為二組控制線路並無新意,造成成本及體積的增加。

請參照第3圈,其繪示習知另一種燈管驅動系統。此類系統需要二個變壓器,會浪費成本及空間。另外,變壓器的二次侧串聯,會有高壓不易處理的問題。

有鑑於此,本發明的一目的就是在提供一種證管驅動系統,其可直接由負裁端控制電流之平衡,並且可擴展至單回投多負載。

本發明的另一目的就是在提供一種節省成本、空間及製程的燈管驅動系統。

本發明的又一目的就是在提供一種電流平衡準確度高的燈管驅動系統。

根據上述目的,本發明揭露一種多燈管驅動系統,包括輸出交流電源之一換流器、具有第一燈管及第二燈管之一換流器、具有第一燈管組之間的一平衡控制器。平衡控制器包括電性耦接於第一燈管與換流器之間的第一負載、電性耦接於第二燈管與換流器之間的第二負載、以及電性耦接於第一負載與第二負載之間的第三負





五、發明說明(3)

载。第二负载的阻抗值實質相同於第一負载的阻抗值。第 三負裁的等效阻抗值與第一負裁的等效阻抗值之比值為負值,而較佳約為(-2)。

依照本發明之換流器包括將直流電源轉換成交流電源之一電源驅動器、電性耦接於平衡控制器與電源驅動器之間的一變壓器、以及電性耦接於燈管組與電源驅動器之間的一脈衝寬度調變控制器。脈衝寬度調變控制器依照來自於燈管組的回授信號控制電源驅動器。

依照本發明之脈衝寬度調變控制器電性耦接第一燈管。或者,依照本發明之脈衝寬度調變控制器電性耦接第一燈管 與第二燈管。

依照本發明之另一種換流器包括用以將直流電源轉換成交流電源之一電源驅動器、電性耦接於燈管組與電源驅動器之間的一變壓器、以及電性耦接於平衡控制器與電源驅動器之間並且依照來自於平衡控制器的回授信號控制電源驅動器的一脈衝寬度調變控制器。

根據上述目的,本發明又揭露一種多燈管驅動系統,包括輸出交流電源之一換流器、包括複數個燈管之一燈管組、以及電性耦接於燈管組與換流器之間且用以平衡諸燈管的。 平衡控制器包括複數個負載、的電流值之一平衡控制器。 平衡控制器包括複數個負載、的及一負裁調節裝置(load choke)。 每一個負載分別電性網接於燈管組之一燈管與換流器之間。負載調節裝置電性網接於諸負載,提供電流路徑,藉以平衡諸燈管的電流值。負載調節裝置與諸負載的等效阻抗比值為負值。





五、發明說明 (4)

較佳實施例

請參照第4圖,其繪示依照本發明第一較佳實施例之一種 燈管驅動系統。依照本發明第一較佳實施例之燈管驅動系 統包括一換流器(inverter)70、一燈管組80與一平衡控制 器(balancing controller)50。換流器70包括一電源驅動 器(power driving device)10、一變壓器

(transformer)T1 與一脈衝寬度調變控制器(PWM controller)30。 經管組80 由燈管(lamp)Lp1 與Lp2 所組成。平衡控制器50包括一負載(load)Zb、一負載Zc與一負載Zd。

電源驅動器10係將直流電源Vin轉換成交流電源,並經由變壓器T1增高交流電源而供應給燈管組80。PWM控制器30依照來自於燈管組30的回授信號,控制電源驅動器10。本發明第一較佳實施例的特徵為利用平衡控制器50來平衡燈管Lp1與Lp2的電流,使兩者的電流趨於相同。負載Za、

Zb, Zc, Zd可以是電阻、電客、電感、電晶體或積體電路(1C)等之組合。平衡控制器50主要的工作原理為調整負載 Zb, Zc, Zd的阻抗,而達到負載電流平衡的目的,其中調整方式可為線性調整,亦可為數位式的調整。

以下請參照第5圖,用以說明平衡控制器50之各負載的阻抗計算。

假 跂Za=0, Zb=Zc, Lp1=Z1, Lp2=Z2

則 V 1 2 = I 1 Z 1 - I 2 Z 2

(1) Iz=(1/Zd)(I1Z1-I2Z2)





五、發明說明 (5)

- (2) V0 = I1(Z1 + Zc) + IzZc
- (3) $V_0 = I_2(Z_2 + Z_c) I_z Z_c$

由(2)(3)

I1(Z1+Zc)+IzZc=I2(Z2+Zc)-IzZc

- = > I1(Z1+Zc)+2IzZc=I2(Z2+Zc)
- = > I1(Z1+Zc)+(2Zc/Zd)(I1Z1-I2Z2)=I2(Z2+Zc)
- \Rightarrow I1(Z1+Zc+2Z1Zc/Zd)=I2(Z2+Zc+2Z2Zc/Zd)
- 如果(Z1+Zc+2Z1Zc/Zd)= (Z2+Zc+2Z2Zc/Zd),則I1=I2
- => (2Zc/Zd)(Z1-Z2)=Z2-Z1
- \Rightarrow 2Zc/Zd=(-1)

因此若選擇 $Z_{\rm C}/Z_{\rm d}=(-1/2)$ 時,則 $I_{\rm I}=I_{\rm Z}$,如此即可進到電流平衡的要求。

若應用線路上2c為電容(C),2d可使用電感(L),在工作頻率ω

則 $Zc/Zd=(1/j\omega C)/(j\omega L)=-1/(\omega 2LC)=-1/2$

 $=> 1/LC = \omega 2/2$

因此,只要設定1/LC=ω2/2即可即可達到電流平衡的要求。

本發明利用阻抗匹配之原理來達成電流平衡之目的。依照本發明第一較佳實施例,平衡控制器50較佳可以是如第10A圖所示之電容與電感組合,其中電容可以採用原線路之電容。所以只要再加一電感,即可達到平衡的要求。另外,平衡控制器50亦可以是如第10B圖所示之電容、電感與電阻之組合。或者,亦可將第10A圖所示電路中的電容





五、發明說明 (6)

與電感互換,而形成如第10C圖所示之平衡控制器50電路。因此,只要負載Zc與負載Zd的阻抗比值為(-1/2),就可以使得流經燈管Lp1與Lp2的電流相同。

另外,依照本發明較佳實施例,負載Zc與負載Zd的等效阻抗比值只要適當地設計為為負比值,就可以有效縮小燈管電流誤差。以下將以一實例說明之。

由I1(Z1+Zc+2Z1Zc/Zd)=I2(Z2+Zc+2Z2Zc/Zd)

 $\Rightarrow I1/I2 = (Z2+Zc+2Z2Zc/Zd)/(Z1+Zc+2Z1Zc/Zd)$

若Z1=10, Z2=11 ,则原误差應有10 %

設Zc=-10j, Zd=15j (Zc/Zd=-1/1.5), 則

I1/I2=(11-10j+2*11*(-10j)/15j)/(10-10j+2*10*(-10j) /15j)

=(11-10j-14.67)/(10-10j-13.33)

=(3.67+10j)/(3.33+10j)

 $=(10.65 \angle \theta 1)/(10.54 \angle \theta 2)$

所以燈管電流誤差(11-12)/12就可以缩減至1 96(相位不計入誤差)。因此,只要利用等效阻抗比值關係為負比值的負載2c與負載2d,即可有效縮小燈管電流誤差。

請參照第6圖,其繪示依照本發明第二較佳實施例之一種 燈管驅動系統。第6圖的大部分電路配置與第5圖相同,不 同之處乃是PWM控制器30的燈管電流回授信號來源。第5圖 的PWM控制器30係依據燈管Lp1的電流作為回授信號;而第 6圖的PWM控制器30條依據燈管Lp1與燈管Lp2的總電流作為 回授信號。





第 9 頁

五、發明說明 (7)

請參照第7圖,其繪示依照本發明第三較佳實施例之一種 燈管驅動系統。依照本發明第三較佳實施例,平衡控制器 50亦可以配置於燈管組80與換流器70的PWM控制器30之 間。

請參照第8圖,其繪示依照本發明第四較佳實施例之一種 燈管驅動系統。本發明第三較佳實施例利用一負載調節裝 置(load choke)60調整整個電路的負載平衡。依照本發明 第三較佳實施例之平衡控制器50a包括負載Zp1, Zp2, … Zpm與負載調節裝置60。負載調節裝置60與各負載Zp1, Zp2, …Zpm之間的阻抗關係,係依據第5圖所示的基本原 理推演而來的。

請參照第9圖,其繪示依照本發明第五較佳實施例之一種 燈管驅動系統。第9圖內的負載調節裝置60的功能與第8圖 之負載調節裝置60相同。不過,依照本發明第五較佳實施 例可以應用至換流器為多變壓器的燈管驅動系統。

請參照第11圖,其繪示依照本發明第六較佳實施例之一種燈管驅動系統。第11圖的大部分電路配置與第4圖相同,不同之處在於,第4圖之平衡控制器50倍經由 Δ -Y轉換而變化成第11圖之平衡控制器50'。更詳細地說,第4圖平衡控制器50中的負載Zb、負載Zc與負載Zd係形成 Δ 型電路,其可經由 Δ -Y轉換,而得到如第11圖平衡控制器50'中由負載Ze、負載Zf與負載Zg所構成之Y型電路。負載Ze與負載Za串聯,而負載Zf及Zg分別與燈管Lp1、Lp2串聯。

由於第4圖之實施例中係假設Zb=Zc ,且Zc/Zd及Zb/Zd為負





五、發明說明 (8)

值,最佳為Zc/Zd=Zb/Zd=(-1/2),故,等效電路中之Ze、Zf、及Zg將可依下列方式計算而得。

Ze = ZbZc/(Zb+Zc+Zd) = Zc2/2Zc+Zd

Zf = ZbZd/(Zb+Zc+Zd) = ZcZd/2Zc+Zd

Zg = ZcZd/(Zb+Zc+Zd) = ZcZd/2Zc+Zd

因此可知,負載Zf之阻抗值實質上相等於負載Zg之阻抗值,而負載Ze的阻抗值與負載Zf的阻抗值之實質比值較佳約為(-1/2)。如此,等效Y型電路平衡控制器50'具有與 Δ 型電路平衡控制器50相同的操作特徵。依照本發明第六較佳實施例,平衡控制器50'較佳可以是如第13A圖所示之電客與電威組合。

同樣地,前述第6圖第二較佳實施例之燈管驅動系統中的平衡控制器50,亦可置換成如第11圖所示之平衡控制器50',此處不再贅述其電路結構。

請參照第12圖,其繪示依照本發明第七較佳實施例之一種燈管驅動系統。在第11圖之第六較佳實施例之燈管驅動系統中,平衡控制器50'係設置於燈管組之高壓端。然而,依照本發明第七較佳實施例,平衡控制器50'亦可以配置於燈管組之低壓端,而形成如第12圖所示負載2f、Zg分別串接於燈管Lp1、Lp2之低壓端之結構。依照本發明第七較佳實施例,平衡控制器50'較佳可以是如第13B圖所示之電客與電威組合。

請參照第14圖,其繪示依照本發明第八較佳實施例之一種燈管驅動系統。依照本發明第八較佳實施例之平衡控制器





五、發明說明 (9)

50'' 包括負載Ze, Zp1, Zp2, …Zpn, 其中負載Zp1,

Zp2, …Zpn具有實質上相等之阻抗值,且負載Ze與Zp1之比值為負值,用以平衡流經各燈管Lp1, Lp2, …Lpn之電流。例如,負載Ze可為一電容,而負載Zp1, Zp2, …Zpn則使用電感。此處雖顯示負載Zp1, Zp2, …Zpn係網接於燈管Lp1, Lp2, …Lpn之高壓端,不過,類似於第12圖之第七較佳實施例,在二個以上燈管的應用中,亦可將該等負載網接於燈管組的低壓端。

綜上所述,雖然本發明已以較佳實施例揭露如上,然其並非用以限定本發明,任何熟習此技藝者,在不脫離本發明之精神和範圍內,當可作各種之更動與潤飾,因此本發明之保護範圍當視後附之申請專利範圍所界定者為準。



圈式簡單說明

圖式之簡單說明:

第1圖繪示習知一種燈管驅動系統;

第2圖繪示習知另一種燈管驅動系統;

第3圖繪示習知另一種燈管驅動系統;

第4圖繪示依照本發明第一較佳實施例之一種燈管驅動系統;

第5 圖解說本發明第一較佳實施例之平衡控制器的控制原理;

第6圖繪示依照本發明第二較佳實施例之一種燈管驅動系統;

第7圈繪示依照本發明第三較佳實施例之一種燈管驅動系統;

第8 圖繪示依照本發明第四較佳實施例之一種燈管驅動系統;

第9圖繪示依照本發明第五較佳實施例之一種燈管驅動系統;

第10A至10C圖繪示依照本發明之平衡控制器50的各種實施電路配置(configuration);

第11 圖繪示依照本發明第六較佳實施例之一種燈管驅動系統;

第12圖繪示依照本發明第七較佳實施例之一種燈管驅動系統;

第13A至13B圖分別繪示依照本發明之平衡控制器50'設置於高壓端極低壓端之實施電路配置;及



圖式簡單說明

إسارتيان

第14圖繪示依照本發明第八較佳實施例之一種燈管驅動系統。

標號說明:

10, 20: 電源驅動器30:PWM控制器

40: 雙PWM 控制器50, 50a, 50': 平衡控制器

60: 負載調節裝置70: 換流器

80: 燈管組T1, T2: 變壓器

C1, C2: 電容Za, Zb, Zc, Zd, Ze, Zf, Zg:負載

Lp1, Lp2, Lp3, Lp4, Lpm: 燈管

Zp1, Zp2, Zp3, Zp4, …Zpm: 負載

Vin: 直流電源GND:接地端



- 一種多燈管驅動系統,用於驅動一燈管組,該燈管組具有一第一燈管及一第二燈管,該多燈管驅動系統包括: 一換流器,輸出一交流電源;以及
- 一平衡控制器,電性耦接於該換流器與該燈管組之間,用 以平衡該第一燈管與該第二燈管的電流值;
- 該 平 衡 控 制 器 包 括 :
- 第一負載,電性耦接於該第一燈管與該換流器之間;
- 第二負載,電性耦接於該第二燈管與該換流器之間,其中,該第二負載的阻抗值實質相同於該第一負載的阻抗

值;以及.

- 第三負載,電性網接於該第一負載與該第二負載之間,其中,該第三負載的阻抗值與該第一負載的阻抗值之比值為 負值。
- 如申請專利範圍第1項所述之多燈管驅動系統,其中, 該換流器包括:
- 一 電 源 驅 動 器 , 用 以 將 直 流 電 源 轉 換 成 交 流 電 源 ;
- 一變壓器,電性耦接於該平衡控制器與該電源驅動器之間;以及
- 一脈 衝寬度調變控制器,電性耦接於該燈管組與該電源驅動器之間,依照來自於該燈管組的回授信號控制該電源驅動器。
- 如申請專利範圍第2項所述之多燈管驅動系統,其中, 該脈衝寬度調變控制器電性耦接該第一燈管。
- 4. 如申請專利範圍第2項所述之多燈管驅動系統,其中,



10414

六、申請專利範圍

該脈衝寬度調變控制器電性耦接該第一燈管及該第二燈管。

- 5. 如申請專利範圍第1項所述之多燈管驅動系統,其中,該第一負載與該第二負載為電容性阻抗,該第三負載為電 感性阻抗。
- 6. 如申請專利範圍第5項所述之多燈管驅動系統,其中,該第三負載為電阻、電感及電客之串並聯組合。
- 7. 如申請專利範圍第I項所述之多燈管驅動系統,其中,該第三負載的阻抗值與該第一負載的阻抗值之實質比值較佳約為(-2)。
- 如申請專利範圍第1項所述之多燈管驅動系統,其中, 該換流器包括:
- 一電源驅動器,用以將直流電源轉換成交流電源;
- 一變壓器,電性耦接於該燈管組與該電源驅動器之間;以 及
- 一脈衝寬度調變控制器,電性耦接於該平衡控制器與該電源驅動器之間,依照來自於該平衡控制器的回授信號控制該電源驅動器。
- 9. 如申請專利範圍第8項所述之多燈管驅動系統,其中,該脈衝寬度調變控制器電性期接該第一負載。
- 10. 如申請專利範圍第8項所述之多燈管驅動系統,其中,該脈衝寬度調變控制器電性耦接該第一負裁及該第二負載。
- 11. 如申請專利範圍第8項所述之多燈管驅動系統,其



中,該第一負載與該第二負載為電容性阻抗,該第三負載 為電感性阻抗。

- 12. 如申請專利範圍第11項所述之多燈管驅動系統,其中,該第三負載為電阻、電威及電容之串並聯組合。
- 13. 一種多燈管驅動系統,用於驅動一燈管組,該燈管組具有複數個燈管,該多燈管驅動系統包括:
- 一 换 流 器 , 輸 出 一 交 流 電 源 ; 以 及
- 一平衡控制器,電性耦接於該燈管組與該換流器之間,用 以平衡該些燈管的電流值;

該平衡控制器包括:

複數個負載,每一負載分別電性親接於該燈管組之一燈管 與該換流器之間,以及

- 一 負 載調節裝置,電性耦接於該些負載,提供電流路徑, 藉以平衡該些燈管的電流值。
- 14. 如申請專利範圍第13項所述之多燈管驅動系統,其中,該些負載為電容性阻抗,該負載調節裝置為電感性阻抗。
- 15. 如申請專利範圍第13項所.述之多燈管驅動系統,其中,該接流器包括:
- 一電源驅動器,用以將直流電源轉換成交流電源;
- 一變壓器,電性耦接於該平衡控制器與該電源驅動器之間;以及
- 一 脈 衝 寬 度 調 變 控 制 器 , 電性 耦 接 於 該 燈 管 組 與 該 電 源 驅動器 之間 , 依 照 來 自 於 該 燈 管 組 的 回 授 信 號 控 制 該 電 源 驅



動器。

16. 如申請專利範圍第15項所述之多澄管驅動系統,其中,該脈衝寬度調變控制器電性耦接該燈管組之一燈管。
17. 如申請專利範圍第13項所述之多燈管驅動系統,其

中,該換流器包括:

一電源驅動器,用以將直流電源轉換成交流電源;

至少二個並聯連接之變壓器,分別電性耦接於該平衡控制器與該電源驅動器之間;以及

一脈衝寬度調變控制器,電性耦接於該燈管組與該電源驅動器之間,依照來自於該燈管組的回授信號控制該電源驅動器。

18. 一種多燈管驅動系統,用於驅動一燈管組,該燈管組具有一第一燈管及一第二燈管,該多燈管驅動系統包括: 一換流器,輸出一交流電源;以及

一平衡控制器,用以平衡該第一燈管與該第二燈管的電流值,該平衡控制器。用以平衡該第一負載、一等二負載及一第三負載之一端及 第三負載之一端。形成一Y型電路,該第一負載之另一端及 第三負載之一端,形成一Y型電路,該第一負載之另一端電性網接至該換流器,該第二負載之另一端電性網接至該第二燈管, 第一燈管,該第三負載之另一端電性網接至該第二燈管, 該第二負載的阻抗值實質相同於該第三負載的阻抗值,以 及,該第一負載的阻抗值與該第二負載的阻抗值之比值為 負值。

19. 如申請專利範圍第18項所述之多燈管驅動系統,其





中,該換流器包括:

- 一電源驅動器,用以將直流電源轉換成交流電源;
- 一變壓器,電性網接於該平衡控制器與該電源驅動器之間;以及
- 一脈衝寬度調變控制器,電性耦接於該燈管組與該電源驅動器之間,依照來自於該燈管組的回授信號控制該電源驅動器。
- 20. 如申請專利範圍第19項所述之多燈管驅動系統,其中,該脈衝寬廣調變控制器電性親接該第一燈管。
- 21. 如申請專利範圍第19項所述之多歷管驅動系統,其中,該脈衝寬度調變控制器電性耦接該第一燈管及該第二燈管。
- 22. 如申請專利範圍第18項所述之多燈管驅動系統,其中,該第一負載為電容性阻抗,該第二負載與該第三負載 為電感性阻抗。
- 23. 如申請專利範圍第18項所建之多燈管驅動系統,其中,該第二負載的阻抗值與該第一負載的阻抗值之實質比值較佳約為(-2)。
- 24. 一種多燈管驅動系統,用於驅動一燈管組,該燈管組具有一第一燈管及一第二燈管,該多燈管驅動系統包括: 一換流器,輸出一交流電源;以及
- 一平衡控制器,用以平衡該第一燈管與該第二燈管的電流 值,該平衡控制器包括一第一負載、一第二負載及一第三 負載,該第一負載電性網接於該換流器及該燈管組之一端



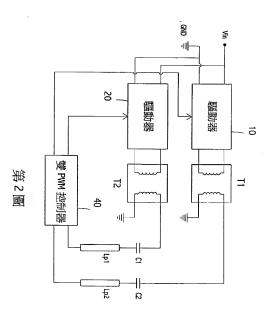
之間,該第二負載電性耦接於該換流器與該第一燈管之另一端之間,該第三負載電性耦接於該換流器與該第二燈管之另一端之間,該第二負載的阻抗值實質相同於該第三負載的阻抗值,以及,該第一負載的阻抗值與該第二負載的阻抗值之比值為負值。

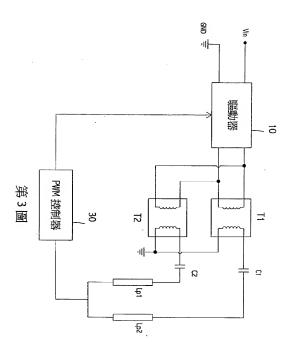
- 25. 如申請專利範圍第24項所述之多燈管驅動系統,其中,該換流器包括:
- 一電源驅竹器,用以將直流電源轉換成交流電源;
- 一變壓器,電性稱接於該平衡控制器與該電源驅動器之間;以及
- 一脈衝寬度調變控制器,電性耦接於該燈管組與該電源驅動器之間,依照來自於該燈管組的回授信號控制該電源驅動器。
- 26. 如申請專利範圍第25項所述之多燈管驅動系統,其中,該脈衝寬度調變控制器電性耦接該第二負載。
- 27. 如申請專利範圍第25項所述之多燈管驅動系統,其中,該脈衝寬度調變控制器電性耦接該第二負載及該第三負載。
- 28. 如申請專利範圍第24項所述之多燈管驅動系統,其中,該第一負載為電容性阻抗,該第二負載與該第三負載 為電感性阻抗。
- 29. 如申請專利範圍第24項所述之多燈管驅動系統,其中,該第二負載的阻抗值與該第一負載的阻抗值之實質比值較佳約為(-2)。



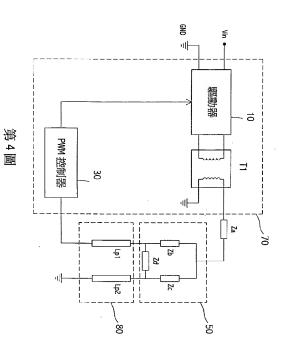
- 30. 一種多燈管驅動系統,用於驅動一燈管組,該燈管組具有複數個燈管,該多燈管驅動系統包括:
- 一換流器,輸出一交流電源;以及
- 一平衛控制器,用以平衡該複数個燈管的電流值,該平衡 控制器包括一第一負載及複數個第二負載;
- 該第一負載之一端電性網接於該換流器,該第一負載之另一端電性網接於該複數個第二負載之一端,該第二負載之另一端分別電性網接於該複數個燈管,以及,該第一及第二負載的阻抗值之比值為負值。
- 81. 一種多燈管驅動系統,用於驅動一燈管組,該燈管組具有複數個燈管,該多燈管驅動系統包括:
- 一換流器,輸出一交流電源;以及
- 一平衡控制器,用以平衡該複數個澄管的電流值,該平衡控制器包括一第一負載及複數個第二負載;
- 該第一負載電性網接於該換流器與該燈管組之一端之間, 該複數個第二負載之一端分別電性網接於該複數個燈管之 另一端,該複數個第二負載之另一端電性網接至該換流 器,以及,該第一及第二負載的阻抗值之比值為負值。



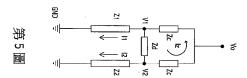




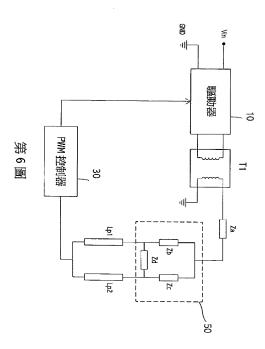
BNSDOCID <TW____4782928_1_>



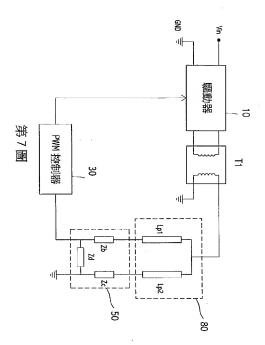
BURDOCID: JUN 4782000 I

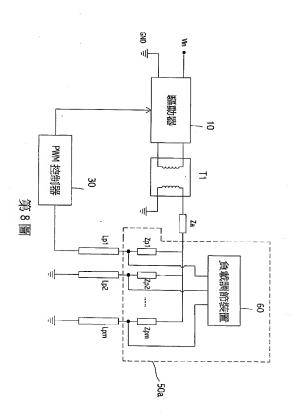


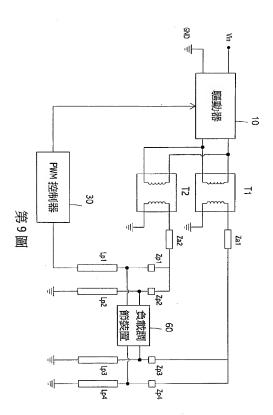
BNSDCCID: <TW_____478292B_i>



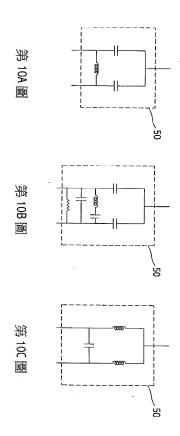
BNSDOCID <TW ____4782928__I_



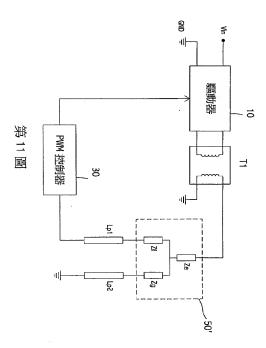




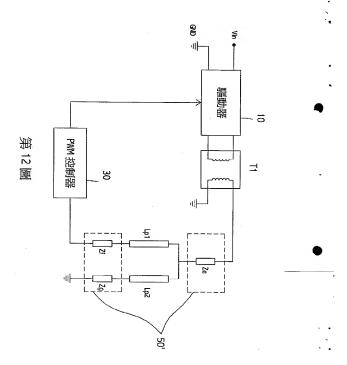
BNSDOCID: <TW_____478292B__I_

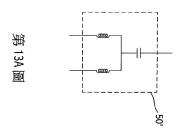


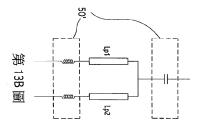
BNSDOCID: <TW_____4782928__i_:



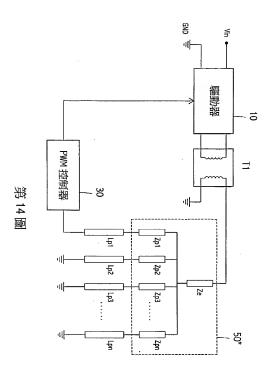
BNSDOCID: <TW_____478292B_j_>







BNSDOCID: <TW_____4782928__I_>



BNSDOCID: <TW_____4782928_i_: